

論文・講演等

- 1 Y.Yamamoto, T.Morita, et. Al, High Performance Low Temperature Poly-Si TFT with Self-aligned Offset Gate Structure by Anodic Oxidation of Al for a Driver Monolithic LCDs, Proceedings of Asia display95,pp941-942,1995
- 2 山元良高、森田達夫 他, 高性能ドライバモノリシック低温p-Si TFT-LCD, シャープ技報 63巻, pp5-8, 1995
- 3 T.Morita, Y.Yamamoto, M.Itoh, H.Yoneda,Y.Yamane, S.Tsuchimoto, F.Funada andK.Awane, VGA Driving with Low Temperature Processed Poly Si TFTs, IEDM' 95 Digest, pp.841-843, 1995
- 4 M. Itoh, Y. Yamamoto,et al, High-Resolution Low-Temperature Poly-Si TFT-LCDs Using a Novel Structure with TFT Capacitors, SID 96 DIGEST, pp17-19,1996
- 5 藤原 正弘, 山元 良高, 山根 康邦, 土本 修平, 船田 文明, 粟根 克昶, Al陽極酸化による自己整合型オフセットゲート構造高性能ドライバモノリシック低温poly-Si TFT-LCD, テレビジョン学会技術報告/電子情報通信学会技術研究報告, 20(8), 125-130, 19960220, 1996
- 6 山元 良高, 荒川 清一, 船田 文明, 「液晶ディスプレイ(LCD)は安全」—液晶産業研究会からのアピール, 電子, 40(1), (461) 20~28, 2000
- 7 山元 良高, 阿部 浩之, 液晶ディスプレイにおける次世代基盤技術開発の現状 (特集 電子ディスプレイ「新技術」をいち早く掴む—有機ELディスプレイ,製造プロセス・材料の最新成果), 電子材料 41(12), 18~25, 2002
- 8 山元良高, 液晶ディスプレイの将来技術, 第116回結晶工学研究会 最新ディスプレイ技術と結晶工学予稿,pp7, 2002
- 9 山元良高, ブロードバンド時代におけるシステムディスプレイとその基盤技術, Electronic Journal 第12回 FPD Seminar, 2002
- 10 山元良高, 液晶ディスプレイの過去・現在・未来に想う, 月刊ディスプレイ, Vol.9 No.7, 1, 2003
- 11 山元良高, 「次世代液晶ディスプレイと基盤技術」, 日本学術振興会 繊維・高分子機能加工第120委員会, 2004
- 12 廣瀬通孝, 他, “次々世代情報インターフェイス機械システムに向けたディスプレイに関する調査研究”, 調査報告書, (財)機械システム振興協会(2004)
- 13 山元 良高, Technology Trend of AMLCD for mobile application, 全日本科学機器展併設「Human Life Science Forum 2005」, 2005
- 14 山元 良高, 液晶ディスプレイの製造技術, 図解 電子ディスプレイのすべて, 60, 2006
- 15 Yoshitaka Yamamoto, Technology Trend of AMLCD for mobile application, ECS Transaction, Vol.3, No.8, Thin Film Transistor Technology 8 , pp11-22, 2006
- 16 Yoshitaka Yamamoto, CGSilicon Technology and System Integration for Mobile Applications, 2006 SID International Symposium, 2006
- 17 Y.Yamamoto, Tris Vourtsus, Technology Trend of AMLCD for mobile application, Electrochemical Society'210th Meeting, Thin Film Transistor Technologies III Symposium, 2006
- 18 山元良高, 最先端ディスプレイ技術, 電子情報通信学会東海支部専門講習会, pp2-1(2007)
- 19 山元良高, System Liquid Crystal Display “The Present and The Future”, International Conference on Electronics Packaging 2007, 2007
- 20 Y.Yamamoto, Technology Trend and application of TFT-LCDs, ECS Transactions, 8 (1) 23-28 (2007)
- 21 山元良高, 第6編 第2章TFTアレイ製造技術, 2009 LCDテクノロジー大全(電子ジャーナル), 290-298, 2009
- 22 山元良高, TFTプロセス技術の現況と将来展望, 化学工学会秋季大会 予稿集, 2009
- 23 M. Suzuki, Y. Ohta, Y. Chikama, T. Hara, Y. Mizuno, M. Takei, O. Nakagawa, Y. Harumoto, A.Hatano, and Y. Yamamoto, Amorphous In-Ga-Zn-O TFT-LCDs with High Reliability, International symposium on Transparent Amorphous Oxide Semiconductors, 2010

- 24 山元 良高, 薄膜トランジスタ技術のイノベーション, 応用物理, 79巻 第11号, pp965~974, 2010
- 25 Yoshitaka Yamamoto, 7.6.1 LCD Processing and Testing, Handbook of Visual Display Technology(Springer), 1651-1669,
- 26 Yoshitaka Yamamoto, Technology Innovation of Thin Film Transistors (TFTs) by Laser crystallization processing, The 12th International symposium on Laser Precision Microfabrication (高松), Abstract p189, 2011
- 27 山元 良高, 「高性能TFTの技術イノベーションと将来技術」, 日本学術振興会「先端ナノデバイス・材料テクノロジー第151委員会」平成23年度 第2回研究会資料, pp35(2012)
- 28 山元 良高 他, 薄型テレビの人間工学設計ガイドライン, FPDの人間工学シンポジウム, 報告書 (2012)
- 29 Yoshitaka Yamamoto, Technological Innovation of Thin-Film Transistors: Technology Development, History, and Future, Jpn. J. Appl. Phys. 51 (2012) 060001
- 30 山元良高, SID2013報告 Active-matrix Deveices II oxide, 映像情報メディア学会技術報告 Vol 37 No 31, pp23, 2013
- 31 Y. Kobayashi, D. Matsubayashi, S. Hondo, T. Yamamoto, Y. Okazaki, M. Nagai, S. Sasagawa, D. Ito, T. Hamada, R. Arasawa, M. Sakakura, H. Suzawa, Y. Yamamoto and S. Yamazaki, “ Effect of Surrounded-Channel Structure on Electric Characteristics of c-Axis Aligned Crystalline In-Ga-Zn-O Field-Effect Transistor”, IEEE, Electron Device Letters, vol. 36, no. 4, 309-311, April 2015
- 32 H. Tamura, K. Kato. T. Ishizu, W. Uesugi, A. Isobe, N. Tsutsui, Y. Suzuki, Y. Okazaki, Y. Maehashi, J. Koyama, Y. Yamamoto, S. Yamazaki, M. Fujita, J. Myers, P. Korpinen, “ Embedded SRAM and Cortex-MO Core Using a 60-nm Crystalline Oxide Semiconductor”, IEEE Micro, vol. 34, no. 6, 42-53, 2014
- 33 Takanori Matsuzaki, Tatsuya Onuki, Shuhei Nagatsuka, Hiroki Inoue, Takahiko Ishizu, Yoshinori Ieda, Naoto Yamade, Hidekazu Miyairi, Masayuki Sakakura, Yutaka Shionoiri, Kiyoshi Kato, Takashi Okuda, Jun Koyama, Yoshitaka Yamamoto, and Shunpei Yamazaki, “A 16-Level-Cell Nonvolatile Memory with Crystalline In-Ga-Zn Oxide FET ”, in Proc. International Memory Workshop (IMW), 2015, pp. 125-128.
- 34 Y. Kobayashi, D. Matsubayashi, S. Nagatsuka, Y. Yakubo, T. Atsumi, Y. Shionoiri, S. Hondo, T. Yamamoto, Y. Okazaki, M. Nagai, S. Sasagawa, D. Ito, Y. Hata, T. Hamada, R. Arasawa, K. Hanaoka, M. Sakakura, H. Suzawa, Y. Yamamoto, and S. Yamazaki, “Scaling to 50-nm C-Axis Aligned Crystalline In-Ga-Zn Oxide FET with Surrounded Channel Structure and Its Application for Less-Than-5-nsec Writing Speed Memory”, digest of the 2014 Symposium on VLSI Technology, 170-171, 2014
- 35 Tatsuya Onuki, Kiyoshi Kato, Masumi Nomura, Yuto Yakubo, Shuhei Nagatsuka, Takanori Matsuzaki, Suguru Hondo, Yuki Hata, Yutaka Okazaki, Masaharu Nagai, Tomoaki Atsumi, Masayuki Sakakura, Takashi Okuda, Yoshitaka Yamamoto and Shunpei Yamazaki, “DRAM with Storage Capacitance of 3.9 fF using CAAC-OS Transistor with L of 60 nm and having More Than 1-h Retention Characteristics”, Extended Abstracts of the 2014 International Conference on Solid State Devices and Materials, Tsukuba, pp430-431, 2014,
- 36 Yuto Yakubo¹, Shuhei Nagatsuka¹, Shinpei Matsuda¹, Suguru Hondo¹, Yuki Hata¹, Yutaka Okazaki¹, Yoshiaki Yamamoto¹, Masaharu Nagai¹, Shinya Sasagawa¹, Tomoaki Atsumi¹, Masayuki Sakakura¹, Toru Nakura², Yoshitaka Yamamoto¹ and Shunpei Yamazaki., “High-speed and Low-leakage Characteristics of 60-nm C-axis Aligned Crystalline Oxide Semiconductor FET with GHz-ordered Cutoff Frequency”, Extended Abstracts of the 2014 International Conference on Solid State Devices and Materials, Tsukuba, pp648-649, 2014
- 37 山元良高, 結晶系酸化物半導体CAAC-IGZOとフレキシブルディスプレイ, 第4回次世代プリンテッドエレクトロニクスシンポジウム予稿, pp14, 20014

- 38 Yoshitaka Yamamoto, CAAC-IGZO Technology for Low Power and High Definition Display, Display Taiwan 2013 Business & Technology Forum, pp21, 2014
- 39 山元良高, CAAC-OS技術とフォルダブルディスプレイへの応用, ディスプレイデバイスフォーラム 2014 (社)電子情報技術産業協会ディスプレイデバイス部会, pp35, 2014
- 40 Yoshitaka Yamamoto, CAAC Oxide Semiconductor and its application, SID2015 Semimar Lecture Notes, ppM9, 2015